

**(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)**

**(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international**



**(43) Date de la publication internationale  
18 octobre 2001 (18.10.2001)**

PCT

(10) Numéro de publication internationale  
**WO 01/78078 A1**

(51) Classification internationale des brevets<sup>7</sup> : G11C 7/14. (71) Déposant (pour tous les États désignés sauf US) : DOLPHIN INTEGRATION [FR/FR]; 39, avenue du Granier, 17/18

• Déposant (pour tous les États désignés sauf US) : DOLPHIN INTEGRATION [FR/FR]; 39, avenue du Granier, F-38240 Meylan (FR).

**(21) Numéro de la demande internationale :**

PCT/FR01/01077

(72) Inventeurs: et

(22) Date de dépôt international : 9 avril 2001 (09.04.2001)

Hervé [FR/FR]: 19, avenue de Verdun, F-38240 Meylan

(22) Date de dépôt international : 9 AVRIL 2001 (65.0.42001)

(FR). COMPAGNE, Eric [FR/FR]; 44. Impasse du Bois

(25) Langue de dépôt : français

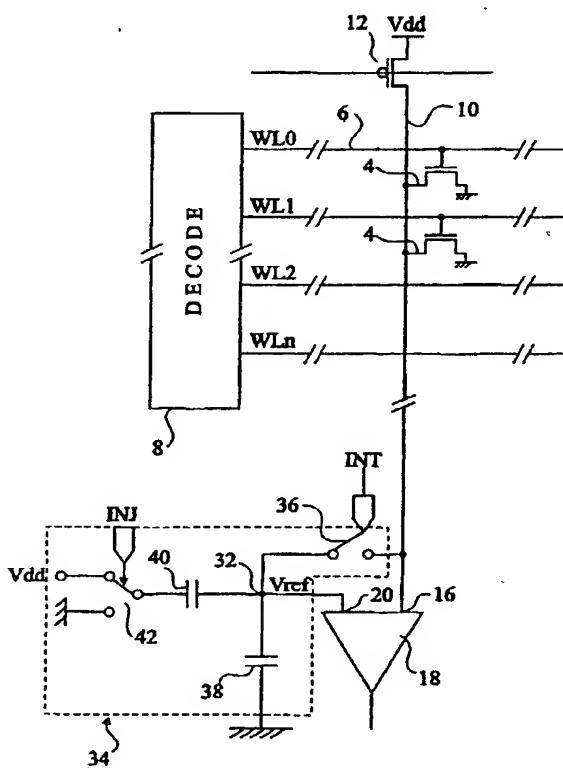
Kadler, P-58920 Cranes (P.R.).

**(30) Données relatives à la priorité :**

*(Suite sur la page suivante)*

(54) Title: DEVICE FOR READING A STORAGE

**(54) Titre : DISPOSITIF DE LECTURE D'UNE MEMOIRE**



**(57) Abstract:** The invention concerns a device for reading a storage cell (4), comprising a reading differential amplifier (18) having a first input terminal (16) connected to a column of cells (10) and a circuit (34) designed to feed to a second input terminal (20) of the amplifier (18) a reference voltage ( $V_{ref}$ ). The circuit (34) comprises means (38) for storing the voltage of said column and means (38, 40, 42) for applying as reference voltage ( $V_{ref}$ ) the stored voltage modified by a predetermined quantity.

(57) **Abrégé :** L'invention concerne un dispositif de lecture d'une cellule (4) d'une mémoire, comprenant un amplificateur différentiel de lecture (18) ayant une première borne d'entrée (16) reliée à une colonne de cellules (10) et un circuit (34) destiné à fournir à une deuxième borne d'entrée (20) de l'amplificateur (18) une tension de référence (Vref). Le circuit (34) comporte un moyen (38) pour mémoriser la tension de ladite colonne et un moyen (38, 40, 42) pour appliquer en tant que tension de référence (Vref) la tension mémorisée modifiée d'une quantité prédéterminée.

WO 01/78078 A1